

報道関係各位  
プレスリリース

2019年8月29日  
メガシス株式会社

## Lattice Semiconductor 社製 iCE40UP シリーズ FPGA ボード iCE40UP MP Board 型番「MS91900BD」開発

メガシス株式会社（本社：山梨県韮崎市富士見3-16-37、代表：松崎有一、資本金：1,100万円）はこのたび Lattice Semiconductor 社製 iCE40UP シリーズ FPGA を搭載した FPGA ボード iCE40UP MP Board 弊社型番「MS91900BD」を開発し、2019年10月1日より販売の予定です。

iCE40UP MP Board は Lattice Semiconductor 社製 iCE40UP(Ultra Plus)シリーズ UP5K FPGA、電源回路、USB I/F デバイス、クロック用発振器、コンフィグレーション用回路、コンフィグレーション用 ROM が搭載され、すぐに開発が始められる FPGA ボードとなっています。

本ボードに搭載されている iCE40UP5K FPGA は Logic Cell 数 5,280 個 Embedded RAM bit 数 120Kbits SRAM bit 数 1024Kbits PLL1 個 DSP Block 8 個 最大 User I/O 数 21 の FPGA です。DSP Block を 8 個 内蔵していますので IOT 用のセンサーインターフェースに使用してセンサーデータのフィルタ演算を行い、演算後のデータを CPU に転送するセンサーインターフェース回路を構築することができます。このように本ボードを使用することによって CPU の負荷を減らすシステムの構築が可能です。

また iCE40UP MP Board は、iCE40 シリーズに特有の 3 種のコンフィグレーション動作モードがサポートされ、開発完了後に FPGA 内の NVCM にコンフィグレーションデータを書き込むことにより回路情報の秘匿性を担保できるボードとなっています。（特許取得済）

### ■ iCE40UP MP Board 製品データ

製品名 : iCE40UP MP Board 弊社型番「MS91900BD」  
搭載 F P G A : iCE40 UP5K UWG30 (Lattice Semiconductor 社製)  
サイズ : 50mm×40mm  
予定単価 : 7,500 円 (税別)  
発売予定日 : 2019 年 10 月 1 日  
販売元 : メガシス株式会社



### ■ 企業データ

名称 : メガシス株式会社  
設立年月日 : 1988 年 2 月 5 日  
代表者 : 代表取締役 松崎有一  
所在地 : 〒407-0014 山梨県韮崎市富士見3-16-37  
TEL : 0551-23-0575  
FAX : 0551-23-0576  
事業内容 : LSI,FPGA の開発設計業務、LSI,FPGA の評価用ボードの開発設計業務、LSI,FPGA 関連製品の企画、開発、販売  
URL : <http://www.megasys.co.jp>

■問い合わせ先  
メガシス株式会社  
担当者：松崎有一(まつざき ゆういち)  
TEL : 0551-23-0575  
email : [ms\\_hot@megasys.co.jp](mailto:ms_hot@megasys.co.jp)

以上